



岩手県立大学 高度技術者養成講習会

受講者
募集

FPGA(Xilinx)開発実習

日
時
・
会
場

平成26年11月12日(水)～11月14日(金)
9:00 - 17:00

北上市基盤技術支援センター 研修・会議室
岩手県北上市相去町山田2-35

岩手県立大学いわてものづくり・ソフトウェア融合テクノロジーセンター(i-MOS)では、ものづくりとソフトウェアを融合してものづくり現場の人材育成のため、国および県の支援を受けて、下記により高度技術者養成講習会を開催いたします。

「FPGA(Xilinx)開発実習」を以下のとおりご案内申し上げますので、皆様の積極的なご参加をお待ちしております。

対 象	FPGAの基礎知識(VHDLまたはVerilog)を有するデジタル回路設計者
講 師	東京エレクトロデバイス株式会社
受 講 料	無料
申込期限	平成26年11月7日(金)
定 員 数	10名(先着10名で締め切ります)



ザイリンクス Zynq-7000 All Programmable SoC ZC702
評価キット(型名:EK-Z7-ZC702-G-J)

内 容	<p>■VivadoでのFPGA設計導入 同期設計手法、適切なデバイスリソースのインスタンスシート、HDLコーディング、およびピン割り当てを使用し、基本的な XDC タイミング制約を設定して効率的なFPGAデザインを構築します。また、Vivado Design Suiteで、デザインの作成、合成、インプリメント、およびダウンロードを実行します。 (http://ppg.teldevice.co.jp/m_training/training_essentials-of-fpga-design.htm)</p> <p>■Zynq All Programmable SoC システムアーキテクチャー ザイリンクス Zynq All Programmable SoCによって新しいレベルのシステム設計が可能になります。チップ上にZynq All Programmable SoC システムを効率的に構築する方法について学びます。 (http://ppg.teldevice.co.jp/m_training/training_zynq_system_architecture.htm)</p> <p>※通常各2日のコースを3日間で行います。</p>
-----	--

申込方法	<p>◇別紙申込書に必要事項をご記入いただき、E-mailにてお申込みください。 申込アドレス: i-mos_kousyu@ml.iwate-pu.ac.jp 地域連携室 i-MOS事務局 上関・谷地 敬 あて</p> <p>←QRコードからお申込の場合は、氏名・企業名(所属・役職)・連絡先電話番号をお知らせ下さい。 ※受講申し込みがあった際には、必ず受付確認メールを送信しております。2～3日経っても受付確認メールが届かない場合は、下記問合せ先までご連絡下さいますようお願いいたします。</p>
------	--



問 合 せ	<p>岩手県立大学地域連携室 i-MOS事務局 上関・谷地 敬 本講座に対するご質問は、電話またはメールにてお願いします。 TEL: 019-694-3330 E-mail: i-mos_kousyu@ml.iwate-pu.ac.jp</p>
-------	--